



汕头华汕电子器件有限公司

NPN SILICON TRANSISTOR

1815 晶体管芯片说明书

芯片简介

芯片尺寸：4 英寸 (100mm)

芯片代码：C035BJ-01

芯片厚度：240±20μm

管芯尺寸：350×350μm²

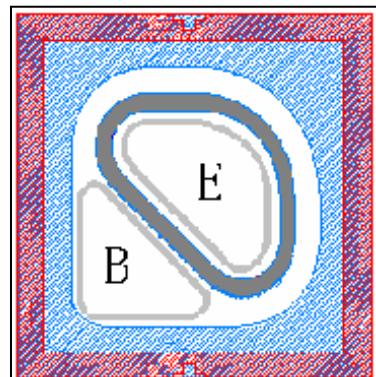
焊位尺寸：B 极 12150μm², E 极 16180μm²

电极金属：铝

背面金属：金

典型封装：2SC1815, H1815

管芯示意图



极限值 (T_a=25°C) (封装形式：TO-92)

T_{stg}——贮存温度..... -55~150

T_j——结温..... 150

P_C——集电极耗散功率..... 400mW

V_{CBO}——集电极—基极电压..... 60V

V_{CEO}——集电极—发射极电压..... 50V

V_{EBO}——发射极—基极电压..... 5V

I_C——集电极电流..... 150mA

电参数 (T_a=25°C) (封装形式：TO-92)

参数符号	符 号 说 明	最 小 值	典 型 值	最大 值	单 位	测 试 条 件
I _{CBO}	集电极—基极截止电流			0.1	μA	V _{CB} =60V, I _E =0
I _{EBO}	发射极—基极截止电流			0.1	μA	V _{EB} =5V, I _C =0
h _{FE}	直 流 电 流 增 益	70 25		700		V _{CE} =6V, I _C =2mA V _{CE} =6V, I _C =150mA
V _{CE(sat)}	集电极—发射极饱和压降			0.25	V	I _C =100mA, I _B =10mA
V _{BE(sat)}	基极—发射极饱和压降			1.0	V	I _C =100mA, I _B =10mA
BV _{CBO}	集电极—基极击穿电压	60			V	I _C =100μA, I _E =0
BV _{CEO}	集电极—发射极击穿电压	50			V	I _C =1mA, I _B =0
BV _{EBO}	发射极—基极击穿电压	5			V	I _C =100μA, I _C =0
f _T	特 征 频 率	80			MHz	V _{CE} =10V, I _C =1mA